# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-147679

(43)Date of publication of application: 06.06.1995

(51)Int.CI.

G06T

(21)Application number: 05-294990

(71)Applicant: NEC CORP

(22)Date of filing:

25.11.1993

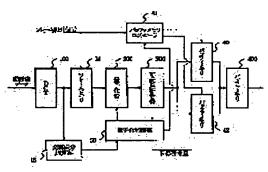
(72)Inventor: FUJIWARA SHIRO

# (54) MOVING IMAGE COMPRESSING/CODING METHOD

# (57)Abstract:

PURPOSE: To prevent the change of picture quality caused by factors other than the change of the image contents in moving image compressing/coding. CONSTITUTION: The input moving image data are converted by a DCT converting part 100 and written into a frame memory 14 and also inputted to an AC component adder 16 which calculates a high frequency component. A quantization control part 50 selects approximately optimum quantization characteristics based on the sum of the target code value and the AC component, and a quantizer 200 quantizes a DCT coefficient. This quantized coefficient is coded by a variable length coder 300, and this coding data is written in a buffer memory BM 40. Meanwhile the 2nd quantization characteristic decided by the difference between the code value of the coding data and the target code value is selected. Then the DCT coefficient undergoes again the quantization and the variable length

coding and is stored in a BM 42. Then the coding data



closer to the target code value is used as the compression data out of both coding data stored in the BM 40 and the BM 42 in regard of the frame images.

## **LEGAL STATUS**

[Date of request for examination]

29.03.1994

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

2581421

[Date of registration]

21.11.1996

[Number of appeal against examiner's decision

of rejection]

[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japanese Patent Office

# (19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

# (11)特許出願公開番号

東京都港区芝五丁目7番1号 日本電気株

# 特開平7-147679

(43)公開日 平成7年(1995)6月6日

(51) Int.Cl. <sup>6</sup> H 0 4 N	7/30	酸別記号	庁内整理番号	F I 技術表示箇所
GOGT	9/00		•	
0001	0,00			H 0 4 N 7/ 133 Z
			8420-5L	G06F 15/66 330 H
				審査請求 有 請求項の数1 OL (全 4 頁)
(21)出願番号	<b>,</b>	特願平5-294990		(71)出願人 000004237 日本電気株式会社
(22)出願日		平成5年(1993)11	月25日	東京都港区芝五丁目7番1号

(72)発明者 藤原 司郎

式会社内

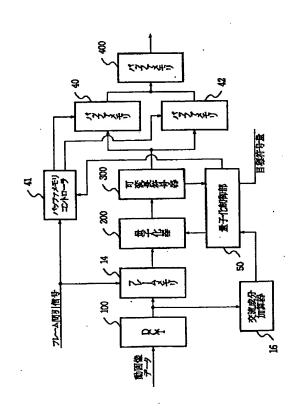
(74)代理人 弁理士 京本 直樹 (外2名)

### (54) 【発明の名称】 動画像圧縮符号化方法

# (57)【要約】

【目的】動画像の圧縮符号化において、画像内容の変化 以外の要因による画質の変化を防止する。

【構成】入力動画像データをDCT変換部100で変換しフレームメモリ14に書き込むと同時に、高周波成分を計算する交流成分加算器16にも入力する。目標符号量と交流成分の和から量子化制御部50にてほぼ最適な量子化特性を選択しDCT係数を量子化器200で量子化したのち可変長符号化器300で符号化する。符号化データはバッファメモリ(BM)40に書き込まれる。また、この符号化データの符号量と目標符号量との大小により定められた第2の量子化特性を選択して、DCT係数を再度量子化・可変長符号化し、BM42に格納する。当該フレームの画像につき、BM40の符号化データとBM42の符号化データの中で、より目標符号量に近い方を圧縮データとする。



#### 【特許請求の範囲】

【請求項1】 動画像信号にフレーム間引きを施こして 圧縮符号化する動画像圧縮符号化方法であり、

前記画像信号に1フレーム毎に直交変換を施こして直交 変換係数列を生成し、

この直交変換係数列の交流成分の1フレーム期間の電力 和に対応する交流成分データを生成し、

この交流成分データにもとづいて直交変換係数に施こす 量子化特性の粗さを示す第1の制御パラメータ,第2の 制御パラメータを生成し、

前記直交変換係数を第1の制御パラメータに応じて量子 化して第1の量子化直交変換係数を生成するとともに、 この第1の量子化直交変換係数を可変長符号化して第1 の符号系列を生成し、

前記直交変換係数を第2の制御パラメータに応じて量子 化して第2の量子化直交変換符号化係数を可変長符号化 して第2の符号系列を生成し、

前記第1の符号系列の符号量と、前記第2の符号系列の符号量と所定値とを比較し、符号量が所定値に近い方の符号系列と圧縮データとして出力することを特徴とする動画像圧縮符号化方法。

# 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】本発明は、動画像信号の圧縮符号 化方法,特にフレーム間引きを施こされた動画像信号の 圧縮符号化方法に関する。

#### [0002]

【従来の技術】まず、図3を参照し、従来の動画像圧縮符号化技術を説明する。

【0003】従来、動画像データは離散コサイン変換部(以後DCT変換部と記すことにする)100の出力を量子化器200で量子化し、量子化された画像データは可変長符号化器300で可変長符号化され、伝送路との速度整合用のパッファメモリ400に蓄積される。この時、量子化制御部500は1フレームの符号化データ量として予め規定されている目標符号量及び当該フレームの1フレーム前のフレームの符号量に基づき計算によって最適な量子化制御が行われていた。

#### [0004]

【発明が解決しようとする課題】この従来技術では、画像の内容が変化すると発生する情報も変化する。特に画像の内容が大きく変化するとその結果画像の内容が大きく変化した画面の前後で画質が大きく変化する。

【0005】たとえば、フレーム番号 n とフレーム番号 (n+1)の間で画像内容が大幅に変化、特に高空間周 波数成分の多い画像に変化するとフレーム番号 (n+1)で目標符号量を上回る多くの符号量を発生すると、 次のフレーム (n+2)では粗い量子化特性が適用されることとなり、フレーム番号 (n+2)での符号量が大

幅に減少するためフレーム番号(n+2)では細かい特

性の量子化特性が適用されることとなり画質が急に向上する。この現象は、フレーム番号 (n+1) とフレーム番号 (n+2) との間で画像内容に変化がなかったとしても同様に現われるが、画像内容が変化していないにもかかわらず、画質が変化するという現象は、低画質の画像を継続して観察する場合よりも、観察者に不自然な因象を与える。

【0006】特開昭62-85588号公報は、フレーム間符号化方式で同様に生じる問題と緩和するため画面間で画像内容が急変したことを検出すると、量子化器のダイナミックレンジを制限し、その後徐々にダイナミックレンジをもとにもどしている。この技術では、画質の急激な変化を防止できるが、画質が画像内容・目標符号量に相当するレベルに回復するまてに時間がかかるという問題を残している。

【0007】一方、動画像符号化技術の中には、動画像信号の符号化と1フレームおきに行ない受信側で間引かれなかったフレームを2回再生することにより、伝送すべき情報量を低減する、いわゆるフレーム間引きがよく行なわれるが、フレーム間引きされた動画像信号に上述した量子化制御を適用しようとすると、量子化制御は、フレーム間引き前の前々フレームでの発生符号量を基に、行なわれることとなり、以上述べた問題点はさらに大きくなる。

【0008】本発明は、フレーム間引きを施こされた動画像信号に対しても、画像内容が変化しないにもかかわらず画質が変動するという問題点を緩和できる動画像信号の圧縮符号化方法を提供することを目的とする。

# [0009]

【課題を解決するための手段】本発明は、動画像信号に フレーム間引きを施こして圧縮符号化する動画像圧縮符 号化方法であり、前記画像信号に1フレーム毎に直交変 換を施こして直交変換係数列を生成し、この直交変換係 数列の交流成分の1フレーム期間の電力和に対応する交 流成分データを生成し、この交流成分データにもとづい て直交変換係数に施こす量子化特性の粗さを示す第1の 制御パラメータ、第2の制御パラメータを生成し、前記 直交変換係数を第1の制御パラメータに応じて量子化し て第1の量子化直交変換係数を生成するとともに、この 第1の量子化直交変換係数を可変長符号化して第1の符 号系列を生成し、前記直交変換係数を第2の制御パラメ ータに応じて量子化して第2の量子化直交変換符号化係 数を可変長符号化して第2の符号系列を生成し、前記第 1の符号系列の符号量と、前記第2の符号系列の符号量 と所定値とを比較し、符号量が所定値に近い方の符号系 列と圧縮データとして出力することを特徴とする。

# [0010]

【実施例】図1、図2を参照して本発明の実施例を詳細 に説明する。図1は本発明の一実例を示すブロック図で ある。入力の動画像データはディスクリートコサイン (DCT) 変換部100に入力され、DCT係数に変換され出力される。符号化する画面の内容がきめ細かいものであれば交流成分を多くなり、逆に粗いものであれば交流成分は少なくなる。DCT変換部100から出力されたDCT係数はフレームメモリ14に書き込まれる。このフレームメモリにはフレーム間引信号にもとづいて1フレームおきに、たとえば奇数フレームのDCT係数のみが書き込まれ、書き込まれたDCT係数は2フレーム時刻続けて、くり返し読み出される。また、DCT係数は交流成分加算器16にも供給される。

【0011】交流成分加算器160はたとえば、奇数フレームについてDCT係数の交流成分の絶対値の累積をそのフレーム全体について計算する。1フレーム分の交流成分の絶対値の累積を計算した後、その結果は量子化制御部50に送られる。

【0012】量子化制御部50は、後述するとおり交流成分加算器160から送られてきた計算結果と予め規定されている目標符号量及び1フレーム前に符号化されたフレームの符号量から最も適した量子化が行えるように量子化器200を制御する。ここで量子化器200では、複数の量子化特性がその粗さに応じて順位づけされており、順位が上となるほど、その量子化特性はより粗くなるものとする。量子化制御部は、この順位を量子化器200に指定し、量子化器200は、この順位に対応する量子化特性を入力DCT係数に施こす。量子化器200はフレームメモリ14から入力されたDCT係数を量子化制御部500からの第1の量子化制御信号に基づいて量子化する。

【0013】 量子化されたDCT係数は、可変長符号化器300で可変長符号に符号化され、パッファメモリコントローラ44の制御に基づいてパッファメモリ40に一旦蓄積される。

【0014】図2は、本発明の実施例の動作を説明するためのタイミングチャートであり、(a)は入力動画像のフレーム時刻を示し、(b)はフレーム間引信号を示しており、このフレーム間引信号がハイレベルとなる区間の動画像が間引かれることを示している。(c)は交流信号加算器での交流成分の累積値を示しており、各フレームの最終時刻で当該フレームの累積結果が量子化制御部50で得られることになる。

【0015】図2(d)は、フレームメモリ14からのDCT係数出力のタイミングを示しており、図中(n),(n),は、各々DCT変換部100が計算し、フレームメモリ14に格納されたn番目のフレームのDCT係数の1回目、2回目の読み出しタイミングを示している。

【0016】 量子化制御部50は、交流成分加算器16 からフレーム番号 n についての累積値を受けとると、この累積値と、内部記憶している前フレームの(入力動画像信号のタイミングでいえば(n-2)フレームにおけ

る最終的な出力符号量と、外部から供給される目標符号量とから、目標符号量に見合った量子化特性を選択し、 この選択された量子化特性で量子化器200に図2

(d) で示すタイミングで入力されるDCT係数(図2 (B) の  $(n)_1$  を量子化させる(以下、「第1回目の量子化」)。この量子化されたDCT係数は、可変長符号器300で可変長符号化されて第1の可変長符号系列に(図2 (e) の  $[n]_1$ )に変換される。また、この第1の可変長符号系列の符号量は、可変長符号器から量子化制御部に転送される。この第1の可変長符号系列は、図2 (f) に示すように、バッファメモリコントローラ (44) の制御の下に第1のバッファメモリ40に 書き込まれる。以上がフレーム時刻 (n+1) における量子化制御部50,量子化器200,可変長符号器300及びバッファメモリ40の動作である。

【0017】次に、フレーム時刻(n+2)における量子化制御部50,量子化器200,可変長符号器300及びパッファメモリ42の動作を説明する。まず、量子化制御部50は、すでに可変長符号器300から転送されている第1の可変長符号系列の符号量(以下、「第1回目の符号量」)と、目標符号量とを比較し、第1回目の符号量の方が目標符号量よりも大である場合には、第1回目の量子化の際に量子化器200に指定した量子化特性よりも粗い量子化特性、すなわち1つ上の順位の量子化特性を、量子化器200に指定する。そうでない場合には、より細かい量子化特性、すなわち1つ下の順位の量子化特性を指定する。この指定に応じて、量子化器200は、フレームメモリ200から第2回目に読み出されたフレーム番号nのDCT係数(図2(d)の

(n)<sub>2</sub>)を量子化する。この量子化されたDCT係数は、可変長符号器 300で第 2の符号系列(図 2 (e)の  $\{n\}_2$ )に変換され、パッファコントローラ 44の制御の下にパッファメモリ 42に書き込まれる(図 2 (g)の  $\{n\}_2$ )。また、第 2 の符号系列の符号量(以下、「第 2 回目の符号量」)は、可変長富豪器 30 0 が量子化制御部 50 に転送される。

【0018】以上の処理が終了後、量子化制御部50 は、第1の符号量と第2の符号量とのいずれが目標符号 量に近いかを判定する。第1の符号量の方が目標符号量 に近い場合には、量子化制御部50はパッファメモリコントローラ44にパッファメモリ40に書き込まれている第1の符号系列を、伝送路との速度整合用のパッファメモリ400に書き込ませるための制御信号を出力する。また、第2の符号量の方が目標符号量に近い場合には、パッファメモリ41に書き込まれている第2の符号系列を、伝送路との速度整合用パッファメモリ400に書き込ませるための制御信号を発生する。

【0019】図2(h)は、フレーム番号nの画像については第1の符号量の方が目標符号量に近く、フレーム番号 (n+2)の画像については、第2の符号量の方が

目標符号量に近かったためフレーム番号 n の画像については、第 1 の符号系列  $\{n\}$  が、ヘレーム番号  $\{n+2\}$  の画像については、第 2 の符号系列  $\{n+2\}$  が、速度整合用バッファメモリ 4 0 0 に書き込まれることを示している。

【0020】速度整合用パッファメモリに書き込まれた 内容は、一定の速度で読み出され、伝送路、あるいは記 録媒体等へ転送される。

#### [0021]

【発明の効果】以上説明したとおり、本発明は、フレーム間引きにより生じた空き時間を利用し、符号化対象となるフレームの画像の符号化に要する符号量がより目標符号量に近い値となるような量子化特性をDCT係数に作用させることができるので、前述した画像内容が変化しないにもかかわらず、画質が変動するという視覚妨害

を緩和させることができる。

【図面の簡単な説明】

【図1】本発明の一実施例を示すプロック図である。

【図2】本発明の一実施例の動作を説明するためのプロック図である。

【図3】従来の動画像圧縮符号化技術を説明するための 図である。

### 【符号の説明】

16 交流成分加算器

40, 42, 400 パッファメモリ

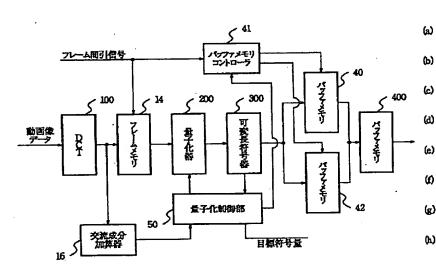
4.4 パッファメモリコントローラ

50,500 量子化制御部

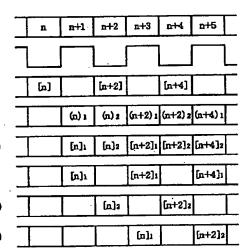
100 ディスクリートコサイン (DCT) 変換部

200 量子化器





[図2]



[図3]

